汎用演算増幅器を用いた電気化学測定装置の試作

著者	前田 環,前田 重昭,中村 純夫	
雑誌名	鹿児島大学理学部紀要.数学・物理学・化学	
巻	7	
ページ	65-69	
別言語のタイトル	ELECTROCHEMICAL APPARATUS EMPLOYING LOW-COST	
	GENERAL PURPOSE OPERATIONAL AMPLIFIERS	
URL	http://hdl.handle.net/10232/00010024	

Rep. Fac. Sci. Kagoshima Univ., (Math. Phys. Chem.) No. 7, 65-69, 1974

汎用演算増幅器を用いた電気化学 測定装置の試作

前田 環·前田重昭·中村純夫

ELECTROCHEMICAL APPARATUS EMPLOYING LOW-COST GENERAL PURPOSE OPERATIONAL AMPLIFIERS

By

Tamaki MAEDA, Shigeaki MAEDA, and Sumio NAKAMURA

(Received September 30, 1974)

An apparatus for electrochemical measurements was constructed by employing lowcost general purpose operational amplifiers (OP-Amp). It is useful for chronoamperometry, chronocoulometry, polarography, and potential sweep method (stationary-electrode polarography). In spite of the use of low-cost OP-Amp, the rise time of the electrode potential was 7 μ sec and the double-layer charging current decayed enough to be negligeble compared to the faradaic currents under the experimental conditions. Kinetic parameters of the electrode reaction of the $\text{Zn}_{aq}^{2+}/\text{Zn}(\text{Hg})$ electrode obtained by the chronoamperometry by use of the apparatus were in good agreement with those by the other workers obtained by the same way.

電極反応機構の解明において,速度論的パラメーターは,電子移動過程の特性を示す重要なパラ メーターの一つである。これを決定する方法の一つに,クロノアンペロメトリーがある。この方法 では,電解開始後ごく短い時間における電流の時間変化を測定するため,速い電極反応の速度論的 パラメーターの決定には,応答速度の速いポテンシオスタット装置が必要である¹⁾。応答速度の向 上は高速応答演算増幅器を用いることによって達成できるが,ここには,演算増幅器として広く用 いられている低価格汎用 IC を用いた電気化学測定装置の作成および測定結果について報告する。

実 験

本装置はクロノアンペロメトリーのほかに、クロノクーロメトリー、ポーラログラフ法、および 電位走査法に対しての機能を持つ。

ブロック図を図1に示した。AP1および AP2は, それぞれイニシアルおよびステップ電位設 定用のポテンシオメーターである。RGはランプ波発生器である。ADDは加算器であり APおよ び RGの出力の加算を行なう。PSは電圧フォロワ型ポテンシオスタットである。CELLは電解槽 であり, CE, RE,および WE はそれぞれ対極(ら線白金電極), 参照電極(SCE),および作用電

1) 田中信行, 日化, 12, 919 (1971).

極 (SDME) である。CA は電流増幅器である。IG は積分器であり、CA の出力の積分を行なう。 なお、IG と RG は同一回路であり、スイッチの切換えによっていずれかの機能を選択して用いる。 K は水銀滴の滴下の再現性をはかるための強制滴下装置である。CONTROL は制御回路であり、 各プロックのタイミングおよびスイッチングを行なう。

クロノアンペロメトリーおよびクロノクーロメトリーにおける 動作について述べると、 AP 1 お よび AP 2 でイニシアル,ステップ電位を設定した後,K により SDME の水銀滴の強制滴下を行 なう。一定時間後, ADD の出力は AP 1 で定めた電位 Ei から, AP 2 の電位 Es ヘステップする。 これと同時に電極の電位は PSによって Ei から Es に変化し、電解電流が CE, WE 間を流れる。こ の電流を、CAにより電圧 e(i) に変換し、CRO(岩崎通信機製 SS-4100G シンクロスコープ)へ 入力することにより、電流-時間曲線を観測できる。クロノクーロメトリーの場合、電位のステッ プと同時に CA の出力 e(i) を IG により積分し、この出力 e(q) を CRO へ入力することにより、 電気量 - 時間曲線を観測できる。回路の概略を図2に示した。使用した演算増幅器は、テラダイン 社製 709CE である。ただし、OP 6 は NEC 製 μPC152A である。装置の応答速度をあげるため, OP3から OP5 は位相補償用容量の調整を行なった。破線部は,正帰還ポテンシオスタット装置²⁾ として使用する場合の回路である。帰還量の調整は1kQの可変抵抗で行なった。電位走査法の場 合,KによりSDMEの水銀滴を強制滴下し、一定時間後にRGによって電位走査を行なう。この 場合, ADD の出力は AP1 で定めた電位 E; から, 正または負の方向へ時間とともに 直線的に変 化する。この出力を X-Y レコーダー(理化電機製 BW-123)の X 入力へ入力し, CA の出力を Y 入力へ入力することにより、電流 - 電位曲線を測定することができる。なお、電位の走査範囲の設 定は CONTROL によって行なわれる。ポーラログラフ法の場合,回路構成は電位走査法と同一で あるが、電極として DME を使用するため、K は用いず、RG は手動にて走査を開始する。



Fig. 1. Block diagram of the apparatus.

AP1: potentiometer for initial voltage, AP2: potentiometer for step voltage, RG: ramp wave generator, ADD: adder, PS: voltage follower type potentiostat, CELL: electrolysis cell, CE: counter electrode of a spiral platinum electrode, RE: reference electrode (SCE) with a Luggin capillary, WE: working electrode (slowly dropping mercury electrode, SDME), CA: current amplifier, IG: integrator, CONTROL: control circuit for timing and switching, K: knocker of SDME, e(E): output of "electrode potential", e(i): output of "current", e(q): output of "charge", Trig: trigger signal output.

²⁾ James S. Mattson, Harry B. Mark, Jr., and Hubert C. Macdonald, Jr. "Electrochemistry" Marcel Dekker Inc., New York (1972), Part III, Chap. 10.



Fig. 2. Circuit diagram of the chlonoamperometry and chlonocoulometry.
A1-A5: Teledyne 709 CE, A6: NEC μPC 152A, B1-B2: power booster, Tr1-Tr4: FET-analogue switch, R1-R2: Helical Potentiometer (1 KΩ), R3: feedback resistor for gain adjustment, R4: registor for integration, C1: damping condensor, C2: feedback condensor for integration, CONTROL: control circuit, K: knocker of SDME.

結果および考察

支持電解質溶液として、 0.1M 酢酸塩緩衝液 (pH5.0) を含む 0.5M 硝酸ナトリウム溶液を 用い た場合, 電位の 90% 立上り時間は 7μS であった。同じ溶液を用いて, 電極電位を -0.1Vvs. SCE から+0.25 Vvs. SCE ヘステップさせた場合の電流 - 時間曲線を図 3-a に示した。電流は0.5 mS でほとんど減衰している。図 3-b は, -0.1Vvs SCE から +0.3V vs. SCE ヘステップさせた場合 の電流 - 時間曲線である。+0.3Vvs. SCE 付近から正側へかけて水銀の 溶出が 始まるが、この場 合でも0.5mS で約 10μA まで減衰している。図 3-c は,同じ条件で SDME と直列に 50Ωの抵抗 を接続することにより応答速度を遅くした後,正帰還をかけて 測定した電流 - 時間曲線である。図 3-b とほとんど同じ電流 - 時間曲線が得られ, 502 の抵抗による応答速度の減少は補償されたこと、 を示している。図 3-d は, 0.12V vs. SCE から 0.14V vs. SCE ヘステップさせた場合の電流 - 時間 曲線である。約0.3mS でほとんど 減衰している。図4は、1mM 硝酸カドミウムおよび、0.1M 酢酸塩緩衝液を含む 0.9M 硝酸カリウム溶液において, -0.4V vs. SCE から -0.8V vs. SCE へ ステップした場合の,カドミウム (II) イオンの還元による電流 - 時間曲線である。電流を時間の 平方根に対してプロットしたのが図5である。0.3mS付近から原点を通る直線にのっている。以上 の結果は、実験条件下において 0.5mS では 二重層充電々流は無視できることを示している。次に、 すでに報告されている Zn²⁺/Zn (Hg) 系についての速度論的パラメーターの測定を行ない,高速応 答演算増幅器を用いて測定された値³⁾との比較を行なった。電解液の組成は次のとおりである。

 $1 \text{ mM} \text{Zn}(\text{NO}_3)_2 + 1 \text{ M} \text{NaNO}_3 + 0.1 \text{ mM} \text{HClO}_4 + 2 \times 10^{-6} \text{ M} \text{LEO}(\text{aq})$

測定および解析は田中ら³⁾の方法に順じて行なった。得られた結果を表1に示したが、文献値との良い一致を示している。

³⁾ N. Tanaka, Y. Aoki and A. Yamada, Electrochim. Acta, 14, 1155 (1969).





- Fig. 3. Current-time cruves obtained in 0.4 M NaNO₃ solution containing 0.1 M acetate buffer (pH 5.0) at 25°C.
 - a. $E_i = -0.1$ V vs. SCE, $E_s = +0.25$ V vs. SCE,
 - b. $E_i = -0.1$ V vs. SCE, $E_s = +0.30$ V vs. SCE,
 - c. $E_i = -0.1$ V vs. SCE, $E_s = +0.30$ V vs. SCE, Positive feedback operation with 50 Ω resistance in series with WE.
 - d. $E_i = -0.1$ V vs. SCE, $E_s = +0.14$ V vs. SCE.



Fig. 4. Current-time cruve of the reduction of $\operatorname{Cd}_{aq}^{2+}$ ions obtained in 0.9 M KNO₃ solution containing 2×10^{-6} M LEO and 0.1 M acetate buffer (pH 4.9) at 25°C. Current scale is 76 μ A/div, and time scale is 0.5 msec/div.



Fig. 5. Current-time^{-1/2} plot for the reduction of $\operatorname{Cd}_{aq}^{2+}$ ions.

TABLE 1. KINETIC PARAMETERS OF THE ELECTRODE REACTION OF $\operatorname{Zn}_{a\,q}^{2+}$ ions in sodium perchlorate solutions by chronoamperometry at 25°C.

2×10^{-6} M LEO and 0.1 mM HCl

Kinetic Parameters	Present work	Tanaka et al.*
$(E_0)_{ms}$ (V vs. SCE)	-0.998	-0.998
$(k_s)_{ms}$ (10 ³ cm/sec)	4. 47	5.37
a_a	0.62	0.63
ac	0.26	0.29

* N. Tanaka, Y. Aoki and A. Yamada, Electrochim. Acta, 14, 1155 (1969).

結論として,汎用 IC を使用した場合でも,位相補償回路の調整により応答速度の向上をはかることができ,本装置では 0.5mS 付近,またはそれ以後における電流測定には二重層充電々流の 影響を無視することができた。